

产品特点

- 分辨率：6 位
- 转换速率：9GSPS
- 集成高速数字信号接收模块
- 集成 SPI 控制端口
- LVDS 和 CML 的输入接口电平选择
- 电源：4.5V(模拟)、3.3V(数字)、2.5V(IO)

产品描述

ADA06S9000L 是采用 Si 基工艺制造的高速宽带数模转换器。该芯片提供 LVDS 输入，可将输入的数字信号通过 DAC 核心转换成模拟信号输出。LVDS 接口最高可实时接收高达 1.125Gbps 每通道的高速信号。芯片集成了 SPI 控制端口，用于读取及控制 DAC 内部工作状态。本芯片采用 FC-BGA-256 封装形式，可以在工业级环境温度范围 $T_A(-40^{\circ}\text{C}\sim+85^{\circ}\text{C})$ 内正常工作。

结构框图

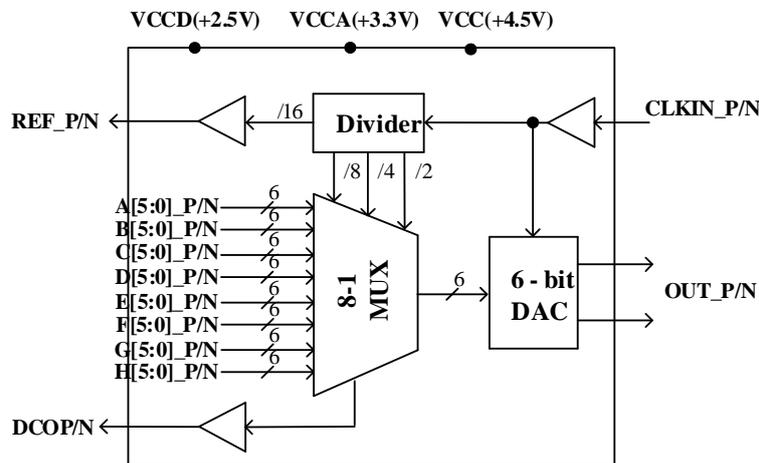


图 1：ADA06S9000L 功能框图

应用范围

- 任意波形发生器
- 宽带通信系统
- 直接数字频率合成器 (DDS)

主要性能指标

- 分辨率：6Bits
- 最高转换速率：9GspS (typ)
- SFDR@9GspS: 40dBc@150MHz (typ)
36 dBc @1100MHz (typ)
32 dBc @2000MHz (typ)
30 dBc @3000MHz (typ)
35dBc @4300MHz (typ)
- 功耗：BGA 封装：2.2W (typ)