

产品特点

- 分辨率：6 位
- 转换速率：8GSPS
- 集成高速数字信号接收模块
- 集成 SPI 控制端口
- 输入数字信号电平：LVDS
- 电源：4.5V(模拟)、3.3V(数字)
- 功耗：约 1.8W

产品描述

ADA06S9000 是采用 Si 基工艺制造的高速宽带数模转换器。该芯片可将输入的 6 路高速数字信号进行重采样、解扰，然后通过 DAC 核心转换成模拟信号输出。最高可实时接收高达 9GspS 每通道的高速数字信号。该芯片集成了 SPI 控制端口，用于读取及控制 DAC 内部工作状态。芯片采用+4.5V、+3.3V 双电源供电，功耗约为 1.8W。芯片有 48 个引脚，采用增强导热焊盘 QFN 封装形式。

应用范围

- 任意波形发生器
- 宽带通信系统
- 直接数字频率合成器 (DDS)

主要性能指标

- 分辨率：6Bits
- 最高转换速率：8GspS (typ)
- SFDR@9GspS: 42dBc@100MHz (typ)
42 dBc @1000MH (typ)
39 dBc @2000MHz (typ)
36 dBc @3000MHz (typ)
38 dBc @4000MHz (typ)
- DNL: $\pm 0.15\text{LSB}$ (typ)
- INL: $\pm 0.15\text{LSB}$ (typ)
- 功耗：1.8W (typ)

结构框图

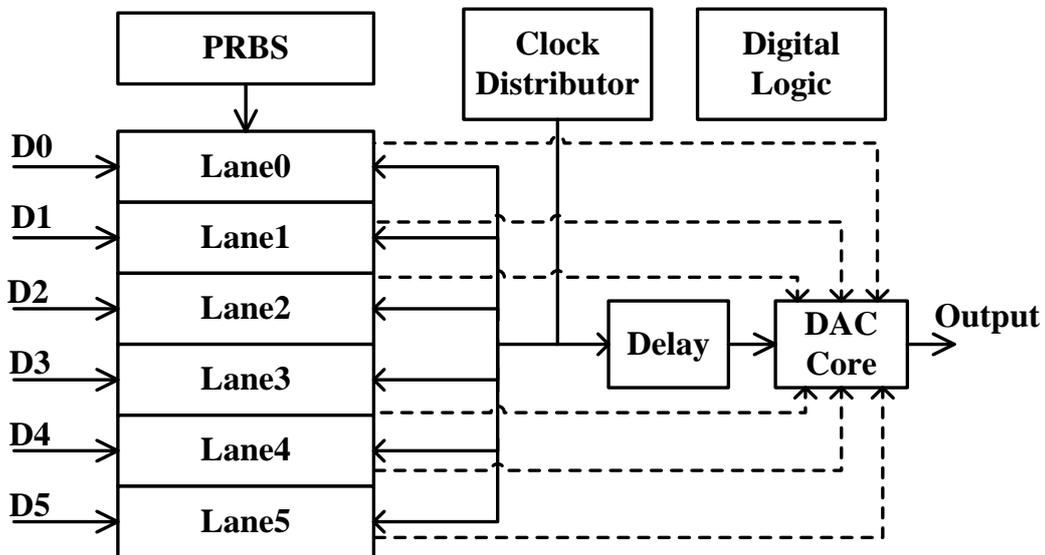


图 1: ADA06S9000 功能框图